

МОДУЛЯТОР ФАЗОМАНИПУЛИРОВАННЫХ СИГНАЛОВ НА ПЕРЕКЛЮЧАЕМЫХ МИКРОПОЛОСКОВЫХ ЛИНИЯХ

Игорь ГЕРГЕЛИЖИУ, Татьяна ШЕСТАКОВА, Герман СОРОКИН

Технический Университет Молдовы

Abstract: This paper shows the use of microstrip lines for designing PSK modulator applying quadrature hybrid (Branchline) coupler, Wilkinson divider, Rat Race coupler and HEMP switches.

Аннотация: В данной работе рассмотрены этапы проектирования 6 ГГц модулятора фазоманипулированных сигналов на основе переключаемых микрополосковых линий. Приведены расчеты составных компонентов и получена структура, готовая к имплементированию высокочастотного модулятора.

Ключевые слова: QPSK модулятор, микрополосковая линия, делитель мощности, шлейфовый мост, гибридный ответвитель, НЕМТ-транзистор.

1. ВВЕДЕНИЕ

В настоящее время широкое распространение в области передачи цифровой информации получила многопозиционная модуляция со сдвигом фазы (M – PSK). Среди основных типов фазовой модуляции можно выделить бинарную (BPSK) и квадратурную (QPSK) фазовые модуляции.

Следует отметить также наметившуюся в последнее время тенденцию широкого использования новых частотных (С-, X-, W-) диапазонов для передачи информации по спутниковым каналам связи. Это потребовало нового подхода к проектированию передатчиков и приемников, работающих в этих диапазонах. Традиционный подход построения передатчиков и приемников основывается на супергетеродинном методе, который использует относительно низкую промежуточную частоту и перенос спектра сигнала в более высокочастотную область с помощью повышающего гетеродина. Такой подход, как правило, приводит к увеличению сложности и стоимости разрабатываемых изделий.

Последние достижения в технологии изготовления высокочастотных транзисторов (НЕМТ-транзисторы), высокочастотных материалов для печатных плат позволили перейти к построению передатчиков с прямым методом модуляции несущей (direct carrier modulation) и гомодинным методом приема [1-4].

В условиях массогабаритных ограничений изготовления нано-спутника возникает задача разработки технических средств, которые позволили бы решить задачу построения недорогих, компактных модуляторов фазоманипулированных сигналов для высокочастотного бортового передатчика. Передатчик предназначен для передачи информации от спутниковой видеокамеры в реальном масштабе времени со скоростью 100 Мб/с. на частоте 6 ГГц.

2. ОСНОВНАЯ ЧАСТЬ

В данной работе предлагается разработать компактный QPSK-модулятор на основе переключаемых микрополосковых линий, так как разработка новых высокочастотных материалов с малыми диэлектрическими потерями позволили по-новому подойти к проектированию таких модуляторов.

Как известно, сигнал с квадратурной фазовой модуляцией может быть получен с помощью суммирования сигналов с бинарной фазовой модуляцией, фазы несущих колебаний которых имеют фазовый сдвиг в 90° . Математически эти четыре фазовых состояния могут быть записаны в следующем виде:

$$U_{\text{QPSK}} = \sqrt{\frac{2E_s}{T_s}} \cdot \cos\left\{(n-1)\frac{\pi}{2}\right\} \cdot \cos(2\pi \cdot f_c \cdot t) - \sqrt{\frac{2E_s}{T_s}} \cdot \sin\left\{(n-1)\frac{\pi}{2}\right\} \cdot \cos(2\pi \cdot f_c \cdot t), \quad (1)$$

где: E_s – энергия сигнала;
 T_s – длительность исходного сигнала;
 f_c – частота несущей;
 $n = 1, 2, 3, 4$.

Четыре фазы выходного сигнала, в виде сигнального созвездия QPSK-сигнала, могут быть получены с помощью управляемых микрополосковых фазосдвигающих структур. В основу построения QPSK-модулятора предлагается включить следующие микрополосковые устройства: кольцевой делитель мощности (Wilkinson Divider), шлейфовый мост (Branch-line Coupler) и гибридное кольцо (Rat Race Coupler).

Кольцевой делитель (рис.1) обладает следующим свойством: от не дает никакого фазового сдвига между сигналами выходных портов.

Значения волнового сопротивления кольца делителя с равным делением мощности входного сигнала $Z_1 = \sqrt{2} \cdot Z_0$, где $Z_0 = 50$ Ом - волновое сопротивление входной и выходной микрополосковой линии. Развязывающее сопротивление $R = 2 \cdot Z_0 = 100$ Ом, выполняется в виде поглощающей пленки.

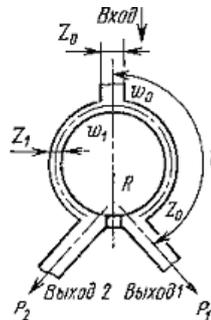


Рисунок 1 Кольцевой делитель

Длина полукольца $l = \lambda / 4 \cdot \sqrt{\epsilon_3}$, где λ - длина волны подводимых колебаний, ϵ_3 - эффективная диэлектрическая проницаемость материала подложки.

Шлейфовый мост (Branch-line Coupler) (рис. 2), известный как гибридный ответвитель (hybrid coupler) используется также для разделения мощности входных колебаний.

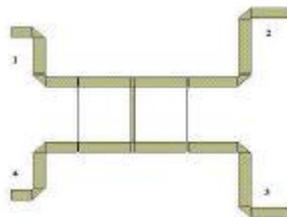


Рисунок 2 Шлейфовый мост

В отличие от делителя Вилконсона, он является четырехпортовой микрополосковой структурой и, что не менее важно, обеспечивает фазовый сдвиг между сигналами выходных портов (2,3) равный 90° . Гибридное кольцо (Rat Race Coupler) (рис. 3) также является микрополосковым ответвителем мощности входного сигнала, только один из его портов (4) нагружен на сопротивление равное 50 Ом.

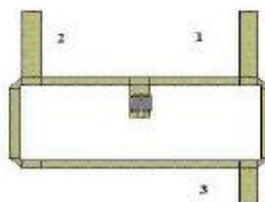


Рисунок 3 Гибридное кольцо

Другой отличительной чертой данной схемы является то, что сигнал на выходе (3) будет иметь фазовый сдвиг равный 180° , в зависимости от того, на какой вход (1 или 2) подается входной сигнал.

Все, рассмотренные выше, микрополосковые структуры были рассчитаны и имплементированы в среде «Microwave Office». На рис. 4 - 6 показаны имплементация в среде «Microwave Office» схемы делителя мощности, шлейфового моста и гибридного кольца.

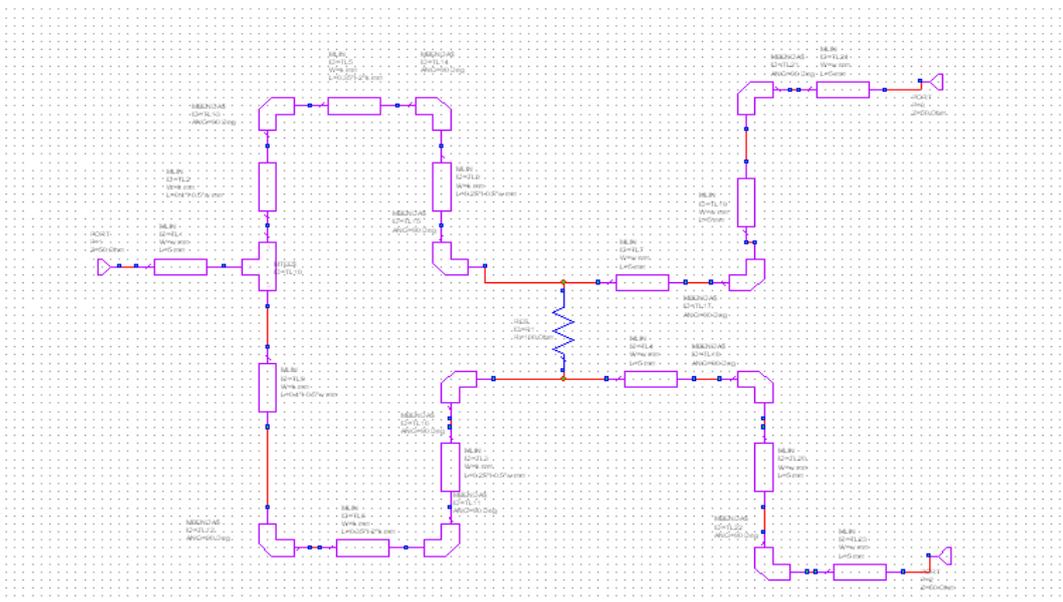


Рисунок 4 Имплементация делителя мощности

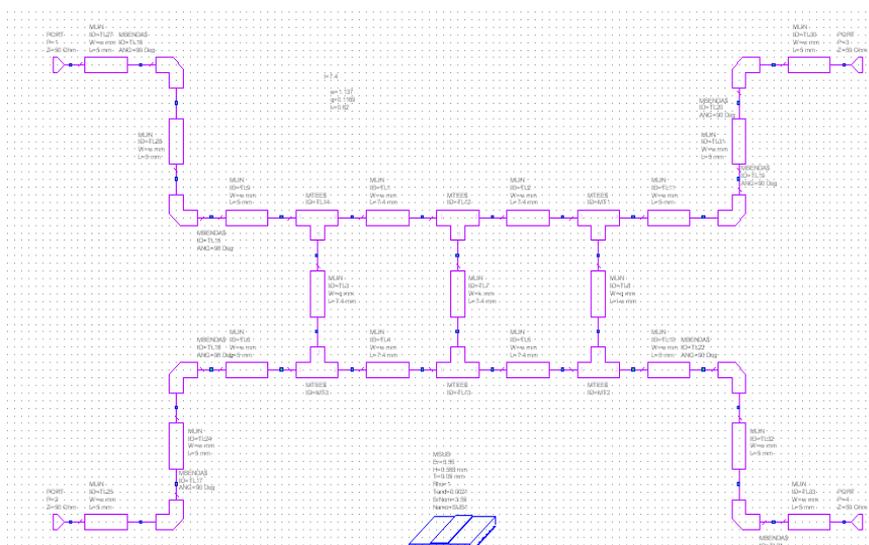


Рисунок 5 Имплементация шлейфового моста

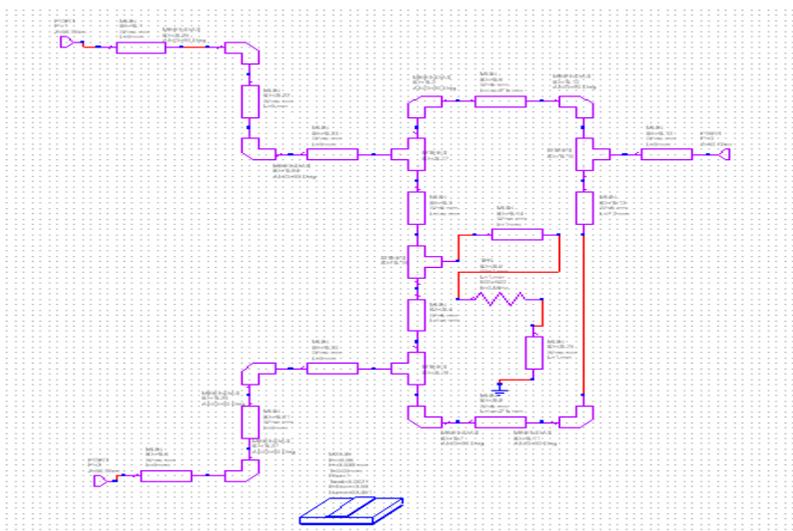


Рисунок 6 Имплементация гибридного моста

Используя три микрополосковые структуры и переключая с помощью ключей соответствующие входы и выходы, можно получить компактный, простой в управлении квадратурный фазовый модулятор (рис. 7).

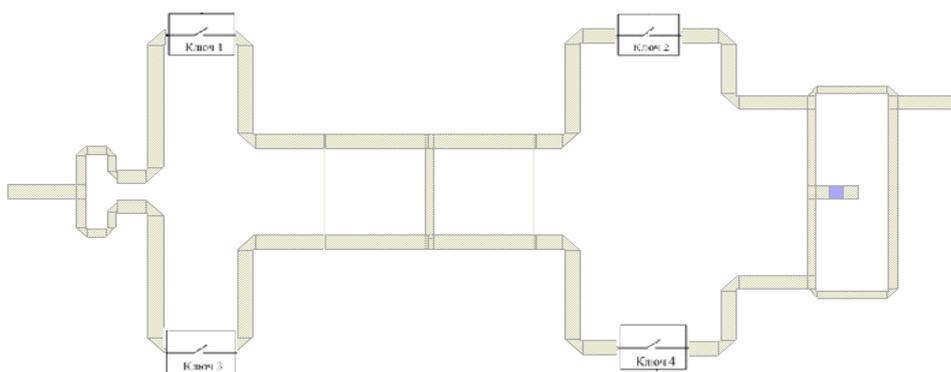


Рисунок 7 Квадратурный фазовый модулятор

При моделировании в среде «Microwave Office» в результате оптимизации размеров микрополосковых структур были получены следующие фазочастотные характеристики модулятора: при замыкании ключей 1 и 2 – на рис. 8, при замыкании ключей 3 и 2 – на рис. 9, при замыкании ключей 3 и 4 – на рис. 10, при замыкании ключей 1 и 4 – на рис. 11.

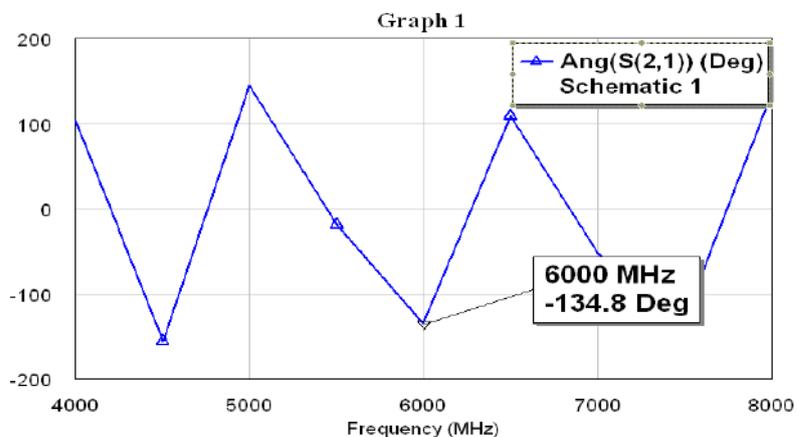


Рисунок 8 Фазочастотная характеристика модулятора (ключи 1 и 2 замкнуты)

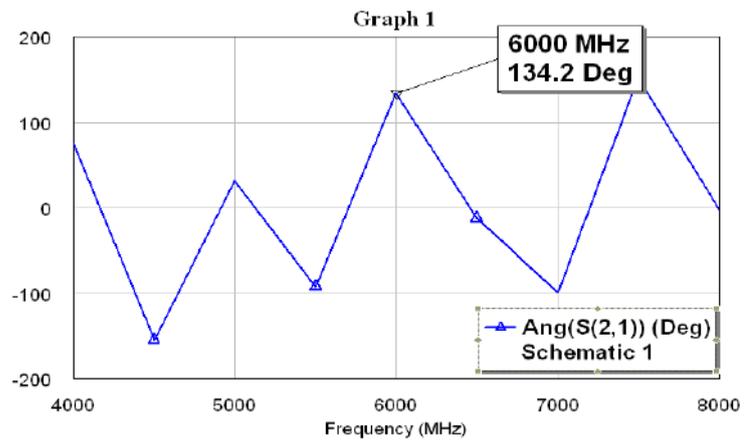


Рисунок 9 Фазочастотная характеристика модулятора (кличи 2 и 3 замкнуты)

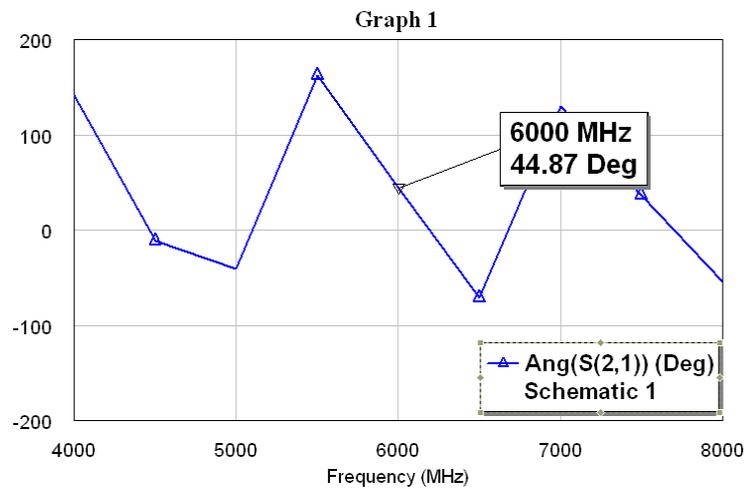


Рисунок 10 Фазочастотная характеристика модулятора (ключи 3 и 4 замкнуты)

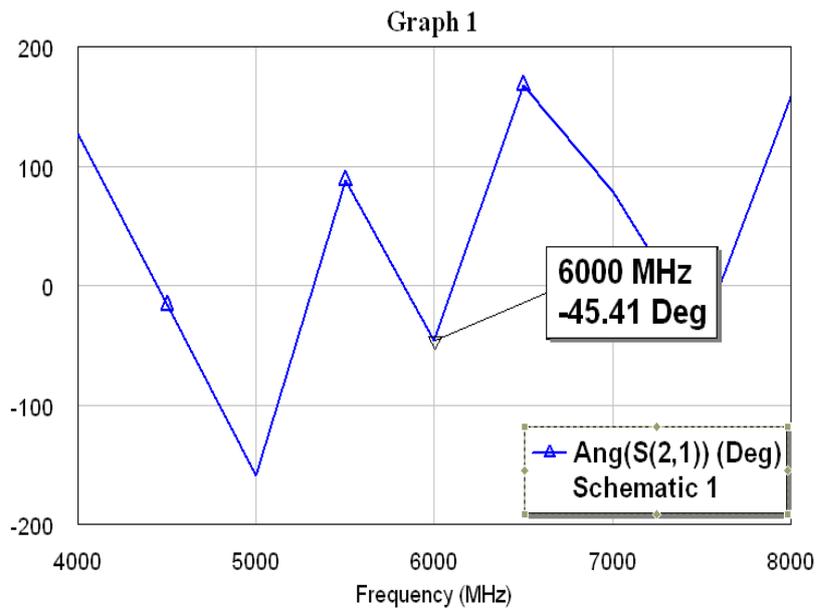


Рисунок 11 Фазочастотная характеристика модулятора (ключи 1 и 4 замкнуты).

Как видно из рисунков, с помощью соответствующей коммутации ключей было получено сигнальное созвездие QPSK-сигнала $(+44,87^{\circ}, -45,41^{\circ}, +134,2^{\circ}, -134,8^{\circ})$ с погрешностью, не превышающей $\pm 1^{\circ}$.

Ключи управляются двоичными последовательностями, поступающими от процессора данных, формируя на выходе соответствующее фазовое состояние несущей. При подаче логической единицы на затворы ключей, что соответствует напряжению равному нулю, ключи находятся в замкнутом состоянии. При подаче логического нуля, что соответствует напряжению на затворе равному $-1,2$ В, ключи находятся в разомкнутом состоянии.

3. ЗАКЛЮЧЕНИЕ

Предложенный QPSK модулятор достаточно просто моделируется в среде «Microwave Office», обеспечивает низкие вносимые потери, малые фазовые ошибки и габаритные размеры, обладает малой стоимостью, так как реализуется на основе технологии односторонних печатных плат.

ЛИТЕРАТУРА

1. H.Tanaka, Y.Sasaki, T.Hashimoto, Y.Yagi and Y.Ishikawa. Miniaturized 90 degree hybrid coupler using high dielectric substrate for QPSK modulator. IEEE MTT-S Int. Microwave Symp. Dig, pp.793-796, 1996.
2. D.P.Andrews, C.S.Aitchison. Wide-band lumped element quadrature 3-dB couplers in microstrip. IEEE Trans. Microwave Theory Tech., vol.48, pp.2424-2431, 2000.
3. Kimberly W.Eccleston, Sebastian H.M.Oug. Compact planar Microstripline Branch-line and Rat-Race Couplers. IEEE Microwave Theory Tech., vol.51, pp.2119-22124, 2003.
4. T.Eireiner, T.Muller. Six-port receiver for mm-wave – concept, evaluation and implementation.
5. Прикладная СВЧ электроника. Казань. КГТУ им. А.Н.Туполева, 2002.
6. Э.Ред. Справочное пособие по высокочастотной схемотехнике/ Э.Ред. – М.: Мир, 1990.